Министерство образования Республики Беларусь

Учреждение образования

БЕЛОРУССКИЙ ГОССУДАРСТВЕННЫЙ УНИВЕРСИТЕТ

ИНФОРМАТИКИ И РАДИОЭЛЕКТРОННИКИ

КАФЕДРА ИНФОРМАТИКИ

Отчёт по лабораторной работе №1

По дисциплине «Архитектуры вычислительных систем»

По теме «Арифметические операции сложение и вычитания с целыми числами»

Выполнил:

студент гр. 653505

Хлопцев А. А.

Проверил:

Шиманский В. В.

Минск 2018

Оглавление

[1 Цель работы 3](#_Toc507668369)

[2 Постановка задачи 4](#_Toc507668370)

[3 Краткие теоретические сведения 5](#_Toc507668371)

[3.1 Представление чисел в компьютере 5](#_Toc507668372)

[4 Команды Assembler 8](#_Toc507668373)

[4.1 MOV 8](#_Toc507668374)

[4.2 ADD 9](#_Toc507668375)

[4.3 SUB 10](#_Toc507668376)

[5 Флаги 11](#_Toc507668377)

[6 Демонстрация работы программы 12](#_Toc507668378)

[7 Вывод 14](#_Toc507668379)

# Цель работы

Изучить как производятся арифметические операции сложения и вычитания над целыми числами в языке ассемблер.

# Постановка задачи

Написать программу эмулятора АЛУ, реализующего операции сложения и вычитания с фиксированной точкой над двумя введенными числами, с возможностью пошагового выполнения алгоритмов.

# Краткие теоретические сведения

## Представление чисел в компьютере

**Представление чисел в формате с фиксированной запятой.** Целые числа в компьютере хранятся в памяти в формате с *фиксированной запятой*. В этом случае каждому разряду ячейки памяти соответствует всегда один и тот же разряд числа, а "запятая" "находится" справа после младшего разряда, то есть вне разрядной сетки.

Для хранения *целых неотрицательных чисел* отводится одна ячейка памяти (8 битов). Например, число А2 = = 111100002 будет храниться в ячейке памяти следующим образом:

|  |  |  |  |  |  |  |  |
| --- | --- | --- | --- | --- | --- | --- | --- |
| 1 | 1 | 1 | 1 | 0 | 0 | 0 | 0 |

Максимальное значение целого неотрицательного числа достигается в случае, когда во всех ячейках хранятся единицы. Для n-разрядного представления оно будет равно

2n - 1.

Определим диапазон чисел, которые могут храниться в оперативной памяти в формате *целых неотрицательных чисел*. Минимальное число соответствует восьми нулям, хранящимся в восьми битах ячейки памяти, и равно нулю. Максимальное число соответствует восьми единицам и равно

А = 1 × 27 + 1 × 26 + 1 × 25 + 1 × 24 + 1 × 23 + 1 × 22 + 1 × 21 + 1 × 20 = 1 × 28 - 1 = 25510.

Диапазон изменения *целых неотрицательных чисел* чисел: от 0 до 255.

Для хранения *целых чисел со знаком* отводится две ячейки памяти (16 битов), причем старший (левый) разряд отводится под знак числа (если число положительное, то в знаковый разряд записывается 0, если число отрицательное - 1).

Представление в компьютере положительных чисел с использованием формата "знак-величина" называется *прямым кодом* числа. Например, число 200210 = 111110100102 будет представлено в 16-разрядном представлении следующим образом:

|  |  |  |  |  |  |  |  |  |  |  |  |  |  |  |  |
| --- | --- | --- | --- | --- | --- | --- | --- | --- | --- | --- | --- | --- | --- | --- | --- |
| 0 | 0 | 0 | 0 | 0 | 1 | 1 | 1 | 1 | 1 | 0 | 1 | 0 | 0 | 1 | 0 |

Максимальное положительное число (с учетом выделения одного разряда на знак) для целых чисел со знаком в n-разрядном представлении равно:

А = 2n-1 - 1.

Для представления отрицательных чисел используется *дополнительный код*. Дополнительный код позволяет заменить арифметическую операцию вычитания операцией сложения, что существенно упрощает работу процессора и увеличивает его быстродействие.

*Дополнительный код отрицательного числа А, хранящегося в n ячейках, равен 2n - |A|.*

Дополнительный код представляет собой дополнение модуля отрицательного числа А до 0, так как в n-разрядной компьютерной арифметике:

2n - |А| + |А| = 0,

поскольку в компьютерной n-разрядной арифметике 2n = 0. Действительно, двоичная запись такого числа состоит из одной единицы и n нулей, а в n-разрядную ячейку может уместиться только n младших разрядов, то есть n нулей.

Для получения дополнительного кода отрицательного числа можно использовать довольно простой алгоритм:

1. Модуль числа записать в *прямом коде* в n двоичных разрядах.

2. Получить *обратный код* числа, для этого значения всех битов инвертировать (все единицы заменить на нули и все нули заменить на единицы).

3. К полученному обратному коду прибавить единицу.

Запишем дополнительный код отрицательного числа -2002 для 16-разрядного компьютерного представления:

|  |
| --- |
| http://www.5byte.ru/11/images/inf14.gif |

При n-разрядном представлении отрицательного числа А в дополнительным коде старший разряд выделяется для хранения знака числа (единицы). В остальных разрядах записывается положительное число

2n-1 - |А|.

Чтобы число было положительным, должно выполняться условие

|А| £ 2n-1 .

Следовательно, максимальное значение модуля числа А в га-разрядном представлении равно:

|А| = 2n-1 .

Тогда минимальное отрицательное число равно:

А = - 2n-1.

Определим диапазон чисел, которые могут храниться в оперативной памяти в формате *длинных целых чисел со знаком* (для хранения таких чисел отводится четыре ячейки памяти - 32 бита).

Максимальное положительное целое число (с учетом выделения одного разряда на знак) равно:

А = 231 - 1 = 2 147 483 64710.

Минимальное отрицательное целое число равно:

А = -231 = - 2 147 483 64810.

# Команды Assembler

## MOV

Пожалуй, инструкция MOV в ассемблере самая простая. Синтаксис этой команды такой:

MOV ПРИЁМНИК, ИСТОЧНИК

С помощью этой команды можно переместить значение из ИСТОЧНИКА в ПРИЁМНИК. То есть по сути команда **MOV** копирует содержимое ИСТОЧНИКА и помещает это содержимое в ПРИЁМНИК.

Никакие флаги при этом НЕ изменяются.

При использовании этой команды следует учитывать, что имеются некоторые ограничения. А именно, инструкция MOV **не может**:

* Записывать данные в регистры CS и IP.
* Копировать данные из одного сегментного регистра в другой сегментный регистр (сначала нужно скопировать данные в регистр общего назначения).
* Копировать непосредственное значение в сегментный регистр (сначала нужно скопировать данные в регистр общего назначения).

ИСТОЧНИКОМ может быть один из следующих:

* Область памяти (MEM)
* Регистр общего назначения (REG)
* Непосредственное значение (например, число) (IMM)
* Сегментный регистр (SREG)

ПРИЁМНИКОМ может быть один из следующих:

* Область памяти (MEM)
* Регистр общего назначения (REG)
* Сегментный регистр (SREG)

С учётом ограничений, которые были описаны выше, комбинации ПРИЁМНИК-ИСТОЧНИК могут быть следующими:

REG, MEM

SREG, MEM

MEM, REG

REG, REG

SREG, REG

MEM, IMM

REG, IMM

MEM, SREG

REG, SREG

Пример использования инструкции MOV:

MOV AX, 0B800h ; установить AX = B800h (память VGA).

MOV DS, AX ; копировать значение из AX в DS.

MOV CL, 'A' ; CL = 41h (ASCII-код).

MOV CH, 01001110b ; CH = атрибуты цвета (желтый текст на красном фоне).

MOV BX, 72eh ; BX = позиция на экране = 2\*(x + y\*80).

MOV [BX], CX ; [0B800h:015Eh] = CX.

## ADD

Синтаксис команды ADD:

ADD СУММА, ЧИСЛО

С помощью этой команды можно сложить два числа: **СУММА** и **ЧИСЛО** складываются, а результат помещается в **СУММУ**.

Эта команда может изменять флаги (в зависимости от результата - но об этом чуть позже).

ЧИСЛОМ может быть один из следующих:

* Область памяти (MEM)
* Регистр общего назначения (REG)
* Непосредственное значение (например, число) (IMM)

СУММОЙ может быть один из следующих:

* Область памяти (MEM)
* Регистр общего назначения (REG)

То есть эта команда не работает с сегментными регистрами. Комбинации СУММА-ЧИСЛО могут быть следующими:

REG, MEM

MEM, REG

REG, REG

MEM, IMM

REG, IMM

Пример использования инструкции ADD:

[**MOV**](http://av-assembler.ru/instructions/mov.php) AL, 5 ; AL = 5

ADD AL, -3 ; AL = 2

## SUB

Инструкция SUB тоже довольно проста для понимания. Если [инструкция ADD](http://av-assembler.ru/instructions/add.php) выполняет сложение, то команда SUB процессоров семейства i80x86 используется для вычитания. Синтаксис команды SUB такой:

SUB РАЗНОСТЬ, ЧИСЛО

С помощью этой команды можно из РАЗНОСТИ вычесть ЧИСЛО. Результат помещается в РАЗНОСТЬ.

Эта команда может изменять флаги (в зависимости от результата). Флаги изменяются таким же образом, как при выполнении команды ADD.

ЧИСЛОМ может быть один из следующих:

* Область памяти (MEM)
* Регистр общего назначения (REG)
* Непосредственное значение (например, число) (IMM)

РАЗНОСТЬЮ может быть один из следующих:

* Область памяти (MEM)
* Регистр общего назначения (REG)

Эта команда, также как и [команда сложения](http://av-assembler.ru/instructions/add.php), не работает с сегментными регистрами. Комбинации РАЗНОСТЬ-ЧИСЛО могут быть следующими:

REG, MEM

MEM, REG

REG, REG

MEM, IMM

REG, IMM

Пример использования инструкции SUB:

[**MOV**](http://av-assembler.ru/instructions/mov.php) AL, 5 ; AL = 5

SUB AL, 1 ; AL = 4

# Флаги

* CF - флаг переноса. Этот флаг может быть изменён, например, при переполнении.
* ZF - флаг нуля. Этот флаг будет установлен, если результатом сложения будет ноль
* SF - флаг знака. Этот флаг будет установлен, если результатом сложения будет отрицательное число.
* OF - флаг переполнения. Этот флаг будет установлен в случае переполнения (то есть когда результат не помещается в СУММУ - значение слишком большое).
* PF - флаг чётности. Этот флаг устанавливается в довольно сложных случаях (для начинающих это пока лишнее), поэтому подробно рассказывать не буду.
* AF - вспомогательный флаг переноса. Для новичков это тоже лишнее.

# Демонстрация работы программы

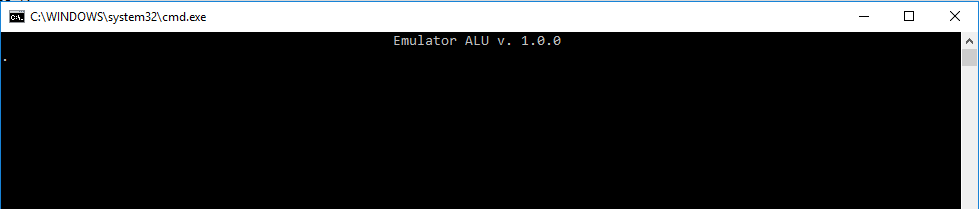


Рисунок 1 – Запуск программы

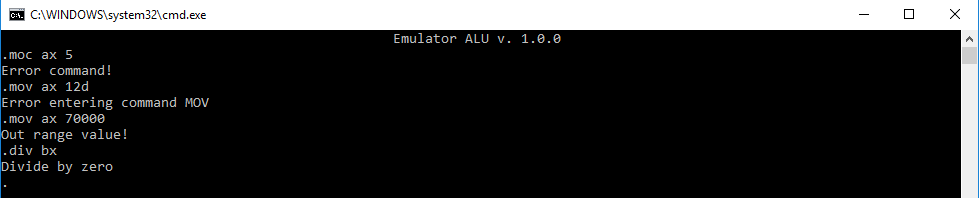


Рисунок 2 – Виды ошибок в программе

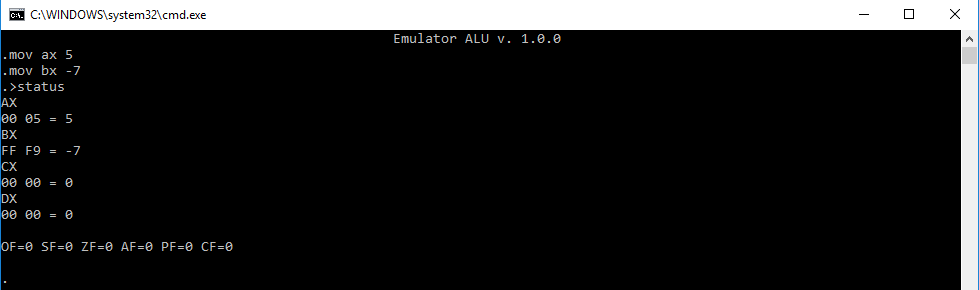


Рисунок 3 – Статус регистров и флагов

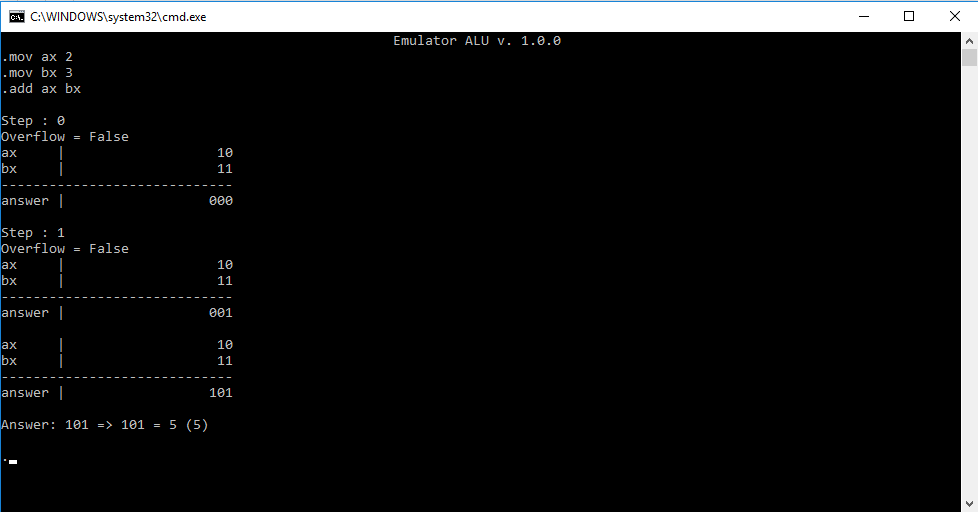


Рисунок 4 – Пошаговое выполнение операции сложения

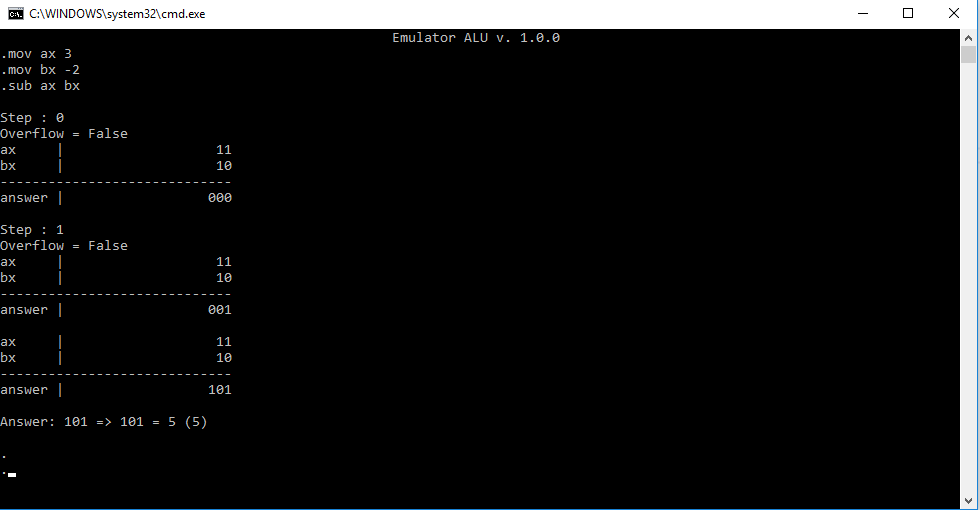


Рисунок 5 – Пошаговое выполнение операции вычитания

# Вывод

Достоинствами представления чисел в формате с *фиксированной запятой* являются простота и наглядность представления чисел, а также простота алгоритмов реализации арифметических операций.

Недостатком представления чисел в формате с *фиксированной запятой* является небольшой диапазон представления величин, недостаточный для решения математических, физических, экономических и других задач, в которых используются как очень малые, так и очень большие числа.

При выполнении сложения чисел с одинаковыми знаками результат может оказаться таким, что не вмещается в используемую разрядную сетку, т.е. получается число, которое выходит за диапазон представления. Появление такого результата расценивается как переполнение (overflow), и на схему АЛУ возлагается функция выявить переполнение и выработать сигнал, который должен воспрепятствовать использованию в дальнейшем полученного ошибочного результата.

При выполнении вычитания надо быть особенно внимательным к состоянию [флагов процессора](http://av-assembler.ru/asm/afd/asm-flags-register.htm), потому что когда от одного числа отнимается другое, вероятность получить отрицательное число в качестве результата существенно выше. Следовательно, надо отслеживать состояние флага SF (флаг знака) и, если он будет установлен, то принимать необходимые меры, если в этом возникнет необходимость.

Например, дальнейшее поведение вашей программы может зависеть от того, какой результат получен после выполнения команды SUB. В таком случае надо проверить состояние флага SF, и в зависимости от его состояния перейти на тот или иной участок программы с помощью меток и специальных инструкций.